

## Alveo U200 の初期化

独自の bit ファイルを書き込んでいた Alveo U200 を xrt で使えるように戻したかったので初期化 .

xrt での初期化はできないので , mcs ファイルを書き戻さないといけないのだけど

[https://support.xilinx.com/s/article/71757?language=en\\_US](https://support.xilinx.com/s/article/71757?language=en_US) な AR に辿りつくまでにちょっと苦戦 .

これ , ファイル保存しておかないとダメだな ...

一度 revert\_to\_golden.mcs を Vivado で ROM (mt25qu01g-spi-x1\_x2\_x4) に書いて

コールドリスタートしたら ,

```
01:00.0 Processing accelerators: Xilinx Corporation Device 5000
Subsystem: Xilinx Corporation Device 000e
Flags: bus master, fast devsel, latency 0
Memory at 6012000000 (64-bit, prefetchable) [size=32M]
Memory at 6014040000 (64-bit, prefetchable) [size=256K]
Capabilities: [40] Power Management version 3
Capabilities: [60] MSI-X: Enable+ Count=32 Masked-
Capabilities: [70] Express Endpoint, MSI 00
Capabilities: [100] Advanced Error Reporting
Capabilities: [1c0] Secondary PCI Express
Capabilities: [400] Access Control Services
Capabilities: [410] Resizable BAR <?>
Capabilities: [480] Vendor Specific Information: ID=0020 Rev=0 Len=010 <?>
Kernel driver in use: xclmgmt
Kernel modules: xclmgmt
```

って感じで見えるようになったので ,あとはホストから

```
sudo /opt/xilinx/xrt/bin/xbmgmt program --base --device 0000:01:00.0
```

で初期化 . よかった .

久しぶりなのでチュートリアル .

[https://github.com/Xilinx/Vitis-Tutorials/tree/2022.2/Getting\\_Started/Vitis\\_HLS](https://github.com/Xilinx/Vitis-Tutorials/tree/2022.2/Getting_Started/Vitis_HLS)

途中でフローを見せてくれるの恰好いいし , 何やってるかわかっていい .

前からあったっけ ?