

FPL(2)

HLS セッションが面白かった。

Inter-Block スケジューリングは特に、後でもう一度読む。

キーノートは AMD/Xilinx の AI Engine を中心とした話。

AI Engine 楽しそうだな、と、あらためて。

"AI"って名前に入っているけど、別に AI 以外の用途にも使えそうだし、

うまく性能発揮させるためのコンパイラとか考えても面白そう。

ちなみに、後で AMD の人に聞いてみたけど、

現時点では AI Engine 向けの汎用ベンチマークの適用事例はないらしい。