

相乗り試作

という LSI 作ってくれるという企画で提出していた
FF を載せてもらったチップを動作させてみた。

設計データは https://github.com/miyo/my_make_lsi/

教科書通りの D-FF を愚直に作ったので、当たり前と言えば当たり前だけど、
ちゃんと CLK ピンを 0->1 とするたびに D の信号レベルが Q に伝播するのを見て、
ちょっと感動してしまった。

写真は D が '1', Q が '0' のときに CLK を '0'->'1' としたときの CLK(青)と Q(黄色)の変化。



ちゃんとセットアップ / ホールドを測定してみたいけど、さて、どうしよう。