

AD9082 で遊ぶ準備

あれこれ情報収集から .

- AD9081/AD9082 の 製品ページ <https://www.analog.com/en/products/ad9081.html>
 - チップのユーザガイドはここ
 - チップの回路図は Preliminary だからかピン配置とかない
- AD9802-FMCA-EBZ(評価ボード)
<https://www.analog.com/en/design-center/evaluation-hardware-and-software/evaluation-boards-kits/eval-ad9082.html>
 - 評価ボードの回路図
 - 回路図のキャプションが AD9988/AD9986 なんだけど , これあってるのか ? と心配に
 - User Guide(ACE ソフトウェアで評価する方法 , かな)
 - のってるクロックのチップ <https://www.analog.com/en/products/hmc7044.html>
 - <https://www.analog.com/media/en/technical-documentation/data-sheets/HMC7044.pdf>
- サンプル
 - https://github.com/analogdevicesinc/hdl/tree/master/projects/ad9081_fmca_ebz
 - https://wiki.analog.com/resources/eval/user-guides/ad9081_fmca_ebz/ad9081_fmca_ebz_hdl
 - Vivado 2019.1 でビルドできるみたい
 - <https://github.com/analogdevicesinc/no-OS/tree/master/projects/ad9081>
 - こっちはもう少しプリミティブ ? (あとでみる)
- JSES204 IP コアのページ <https://www.xilinx.com/products/intellectual-property/ef-di-jesd204.html>