

AWS-F1 講習会

AWS-F1 というか Vivado HLS について話を聞くなど。
Bluebook にある

Remember, High Level Synthesis is only a hardware design methodology.
It requires a "hardware designer" to realize the productivity gains over RTL design.
It isn't going to turn everyone into hardware designers,
but it will allow hardware designers to match the ever-increasing complexity of ASIC design.

だよな、とか。

話題にもでた、Bluebook を読みなおそうと思って、Amazon で注文。
なぜか新品が 3000 円くらいになってた（購入直後に品切れになった）