

デザインガイア (2)

朝一のセッションで自分の発表．とりあえずは終わられた．
あとは基調講演を3つほど聞いて勉強．

- ・ NAIST 中嶋先生のデジタルプロセッサアーキテクチャの6つのキーアイデアとCGRAの話
 - ・ デジタルプロセッサの革新は，Pipelining，Super Scaler，Vector Processor，VLIW，Multithreading，Systolic Array の6つ
 - ・ この組合せでいろいろやってきた，という話．
- ・ 産総研高野さんの浮動小数点数フォーマットの話
- ・ 慶応大松谷先生の OSL-UAD の話
 - ・ 工場で利用してみたい