

PYNQ/ZYBO Z7-20

仕事でも必要なので，ZYBO Z7-20 向けに PYNQ をビルド．

- https://pynq.readthedocs.io/en/v2.3/pynq_sd_card.html
- <https://github.com/Xilinx/PYNQ/tree/master/sdbuild>

具体的には，myboards/Z7-20 とかっていうディレクトリを用意して

```
ARCH_Z7-20 := arm
BSP_Z7-20 :=
BITSTREAM_Z7-20 := base.bit

STAGE4_PACKAGES_Z7-20 := pynq ethernet
```

Z7-20.spec という名前のファイルを用意．

適当に IPI で PS をインスタンス化した FPGA 用の bit ファイルを base.bit という名前で同じフォルダにおいて，

SDK 向けにエクスポートした design_1_wrapper.hdf を，
myboards/Z7-20/petalinux_bsp/hardware_project の下に配置して，
あとは petalinux でビルド．