

続・JPEG コア

とある JPEG コアの ZYNQ ボードへの移植の続き .

ZYNQ-PL の先の DDR メモリに PCIe 経由で PC からアクセスできるように

PCIe-AXI コアの AXI マスタを ZYNQ の HP スレーブに接続 .

... のはずが , 何か通信が安定しない .

接続間に AXI4 と AXI3 プロトコル変換コアをいれ , かつ , バス幅を 64bit 化したことで安定

IPI 上で HP スレーブを AXI3 と認識はしているようなので , 勝手に安心していただけ ,

ちゃんとケアしてあげないとダメなのね .