

ジグソー on FPGA

ずいぶん前にプログラミングシンポジウムで話を聞いた

@ksknac 先生のジグソーモデルなハードウェア設計を試してみました。

といってもちょっとコード書いてみたというところ。

話を最初に聞いたときの感動を思い出している。

さて、何か実用的な応用例ないかな。

詳細は

<http://wasa-labo.com/wp/?p=340>