

パルテノン研究会

お台場にて .

一言メモ

- RT @hirotakaster 2DS、これ、1万円切っていて、WiFi/赤外線/ジャイロ/モーション/カメラ/LCD/バッテリー...etc 付いている端末だと思うと、怒られるだろうけど、別の用途としてちょっと考えてしまうものがあったりする w
- あれなんだね、Verilog 使ってますとかって大きな声で言っている研究会なのね .
- Windows10 を走らせている MacBookAir, 11月のアップデートで WlanSvc がよく落ちるといふ不調に見舞われたけど、最近の更新ですこぶる快調に . よかった .
- コンカレントな処理を記述するのなら、PARTHENON の HSL がいいんじゃないのという話を聞くなど .
- FSL よくできてるなーと思うのだけど、なぜ SFL ではそうじゃなかったのかが気になるなあ .
- 誰しも一度は SFL コンパイラを作りたくなる、のね . なるほど .
- SFL->Verilog HDL っていう
- Haskell の練習がてら、私も SFL コンパイラ書いてようかな？
- SFL コンパイラ作ったぜーという話を聞いている