

## プロシン (1)

昨年通りの伊東にて .

"Scala による FPGA アプリケーション開発用 DSL の設計 " というタイトルで発表させてもらい ,  
<http://www.slideshare.net/miyox/synthesijerscala-prosym-2015>

いろいろと有難いコメントをいただきました .

真摯に設計に向きあわなければ .