

## Zynq セミナー (1)

- ・ EMIO に出した信号は普通にロジックで使える
  - ・ たとえば UART を EMIO に出してロジックで UART で受ければ PS からは普通にシリアルモジュールとして見える
- ・ IPEXACT フォーマットは IEEE 標準 .
- ・ セミナの PC が Lenovo ThinkPad L540 . 結構速くて快適 . Windows マシンいいなあ ...
- ・ "Create and Import Peripheral" を使えば , レジスタマップやメモリを介したユーザロジック回路を AXI に簡単にぶらさげられる
- ・ Vivado のグラフィカルなピン配置は , "Elaborated Design" の後 , ビューを "IO Planning" にすればいい .

## 一言メモ

- ・ BFM 相当の Synthesizer モジュールが書けると嬉しいかなあ ...