

## FPGA デザインコンテスト通信テスト

FPGA デザインコンテスト @RECONF の通信テストなどのために金沢へ .

... 動くはずのコードで通信がうまくいかない .

というわけで , 古いコードをあわててひっぱり出して

持ってきていた MicroBoard 向けに合成して , なんとか通信テストはパス .

ただ , リソース使用量がほぼ 100% なので , 簡単には改良はできなさそうだな , と .

## 続・FPGA デザインコンテスト通信テスト

どうやらボードの UART が壊れていた , とのこと .