

PCIe/Xilinx と IvyBridge

Xilinx 上の PCIe コアを Haswell に認識させるのに苦労したのだけど、

AR #51135 7 Series Integrated Block for PCI Express v1.6 - Z77(Ivy Bridge) プラットフォームでコアがリンクアップしない

が鍵でした。動いてよかった。

類似のアンサーレコードとして

Zynq AP SoC ZC706 評価キット - PCIe ベース TRD (v1.0) - Z77 (Ivy Bridge) プラットフォームで PCIe がリンクアップしない

というのも登録されている。

いい機会なので、

AR# 40469 7 Series Integrated Block for PCI Express - 全バージョンのリリース ノートおよび既知の問題

とかみつつ、一通り確認しておこうかな。