

VHDL モードの設定

emacs の VHDL モードの設定についてメモ .

同期リセットにする

```
(setq vhdl-reset-kind 'sync)
```

'async , 'none が選べる . デフォルトは 'async

リセットを Active High にする

```
(setq vhdl-reset-active-high t)
```

nil なら Active Low

VHDL

```
(defcustom vhdl-standard '(93 nil)
```

定義は な感じ

```
(defcustom vhdl-standard '(87 nil)
  "**VHDL standards used.
Basic standard:
VHDL'87      : IEEE Std 1076-1987
VHDL'93      : IEEE Std 1076-1993
Additional standards:
VHDL-AMS     : IEEE Std 1076.1 (analog-mixed-signal)
Math packages: IEEE Std 1076.2 (`math_real', `math_complex')
```