

OpenCores の UDP コア

イーツリーズの e7 UDP/IP IP コア は便利だけど、個人的に使うという意味では障壁が高い。
というわけで、OpenCores の 1G eth UDP/ IPStack を試してみよう、かな、と。
こちらは LGPL で公開されている。

ダウンロードして展開してみるも、
UDP_Complete の要求する mac_v2_2 に対応するモジュールがない。
Coregen で単純に作れるのかな、と、Coregen で、
Embedded Tri-Mode Ethernet MAC Wrapper v2.3
を作ってみるけど、インターフェース、全然違う。
と、ここで、Coregen で生成される
example_design/mac_v2_3_example_design.vhd
を見てみると、
UDP_Complete でインスタンスを生成しようとしているものとポートが似てる。
というわけで、ごにょごにょしてみたら、合成できた。

KC705 の場合

Virtex-6 な ML605 では、
Embedded Tri-Mode Ethernet MAC Wrapper v2.3
が利用できるけど、
Kintex-7 な KC705 の場合は、
LogiCORE IP Tri-Mode Ethernet MAC v5.4
のライセンスを別途購入しないといけない(のだよね?)
EF-DI-TEMAC-PROJ は \$2,000 らしい。
OpenCores の 10 100 1000 Mbps tri-mode ethernet MAC とうまく組み合わせられればいいのか？