

## プロシン 2 日目

### FPU on XC6SLX16

ふと気になって、CoreGen で作った浮動小数点数の加減算、積算、除算、変換をデコーダでまとめた

手持ちの FPU を XC6SLX16 向けに合成してみた

...32bit と 64bit の全部入りははいりきらず。

仕方ないので、32bit/64bit 別々に合成してみたところ、32bit は 3 割くらいだけど 64bit が MAP で失敗するという...

ちなみに、積は DSP を使うモードで生成している。

うーん、独立に演算ユニット要素を CoreGen で生成するんじゃなくて、自分で書くと小さくなるんだろうか。

### メモ

- ・再起動のことを、専門家なら Reboot-based Recovery と言いましょう！、だそうです。(Sat Jan 12 17:31:06 2013 +0900)
- ・<http://ja.wikipedia.org/wiki/特異なバグ> (Sat Jan 12 17:27:18 2013 +0900)
- ・Linux には、どのバージョンにも 700 個くらいのバグが含まれている !!... らしい。(Sat Jan 12 17:24:21 2013 +0900)