

HLS のリストアップ

独断で、FPGA 向け（も対象にしている、とかも）の HLS をリストアップしてみた
まだまだ、わさわさでてるけど、
これらをおさえるなら、これも絶対におさえるべき、みたいなのって何だろう ...

- SFL/PARTHENON
- PRISM
- BACH-C
- SPC compiler
- JHDL
- Handel-C
- DeepC Compiler
- PICASSO
- OCAPI
- SUPERLOG
- COBRA-ABS
- DEFACTO
- STREAM-C
- MATCH MATLAB-base
- GARP
- SA-C/CAMELEON
- HP-Machine
- Sea Cucumber
- Galadriel/Nenya
- AccelFPGA Compiler
- ROCCO
- SRC-6
- Impulse-C
- TRIDENT, floating-point
- CyberWorkBench
- LegUp
- Kiwi
- Lime
- CAPH
- JavaRock
- PHDL
- MyHDL
- RHDL
- MaxCompiler
- C2H
- AutoESL
- Catapult
- Cynthesizer
- BlueSpec System Verilog
- NSL
- OpenCL
- SpecC
- SystemC
- Lava

これ以外にもツールとしては名前ついてないけど、
主要会議だけを見てても HLS がらみでは重要な最適化技法とかもたくさんあって、
くらくらするけど楽しい。

コメントもらえました．感謝

- ・ @t3840: @miyox クレイ博士が作った SRC の SRC-6 と Python から VHDL が出せる MyHDL がありますよ。ROCCC は ROCCO だと思います
- ・ @Vengineer @miyox Xilinx に買収された LAVA、昨年 Altera が発表した OpenCL は？

などなど