

## JavaRock 開発日記 (2)

"Java を VHDL" にするために、考えるのも楽しいのだけど、吐いたコードがハードウェアで動くという目先の楽しさにつられて、I/O まわりや、VHDL ライブラリとの連携機能の実装を先にすすめることに、というわけで、

```
import net.wasamon.javarock.rt.*;

public class put implements Synthesizable{
    rs232c obj = new rs232c();

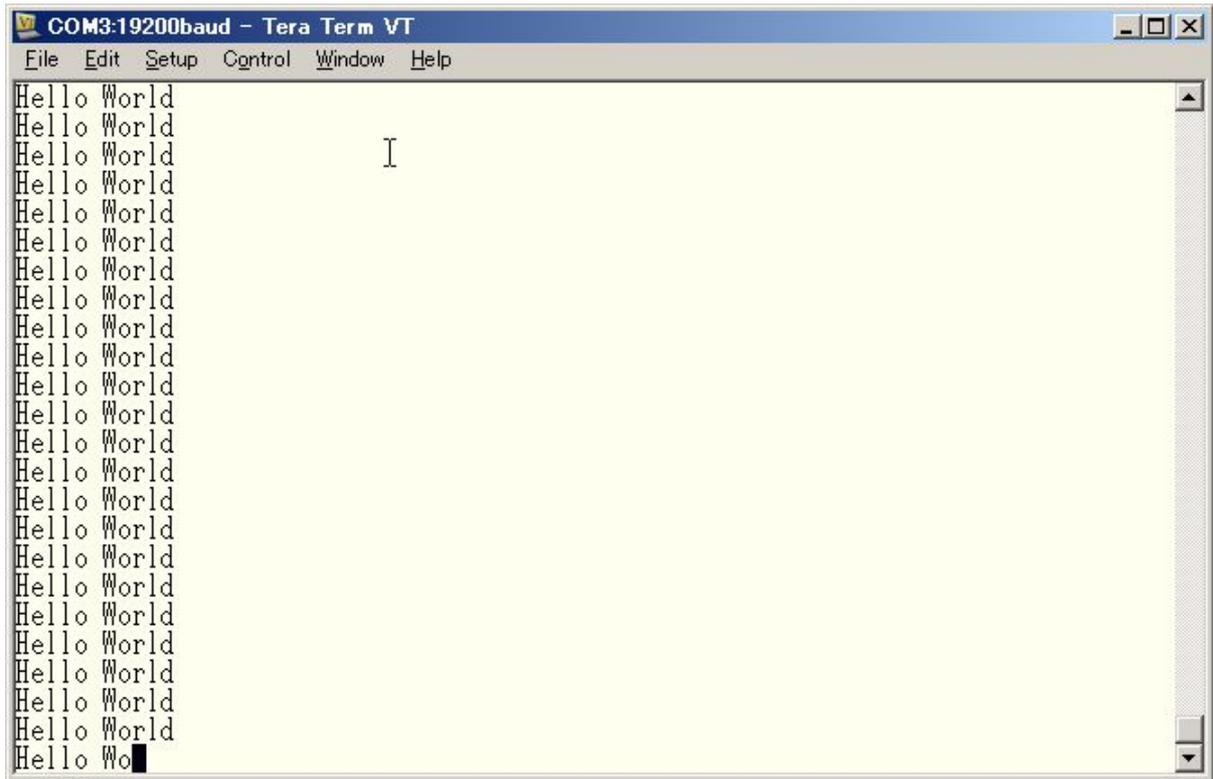
    @auto
    public void test(){
        obj.test((byte)'H');
        obj.test((byte)'e');
        obj.test((byte)'l');
        obj.test((byte)'l');
        obj.test((byte)'o');
        obj.test((byte)'#n');
    }
}

import net.wasamon.javarock.libraries.*;
import net.wasamon.javarock.rt.*;

public class rs232c implements Synthesizable{
    RS232C_TX tx = new RS232C_TX("66000000", "19200");

    public void test(byte data){
        tx.din = data;
        tx.wr = true;
        tx.wr = false;
        while(tx.ready == false) ;
    }
}
```

とかってコードを書いてコンパイルするとシリアル文字出力するハードウェアが合成できるようになった。  
bit 操作してシリアルデータを作る部分は VHDL で書いたコードが使われている。



これで、これから先のデバッグが楽になるはず !!

for とか while の実装も終わったし、Java の配列も使えるようになったし、  
そろそろ囲碁シミュレータくらいなら実装できるのではないだろうか。