

JavaRock

Java で HDL を書くのが JHDL ですが , Java を HDL に変換したくなったので .
研究ツールのベースにすべく , 並列性の抽出化とか , 性能とか , そういふのは後回しにして ,
まずは , そこそこ使える状態まで実装していきたいところ .

とりあえず LED チカチカができるようになった ...

```
import net.wasamon.javarock.rt.*;
public class led implements Synthesizable {
    counter c = new counter();
    public boolean led() {
        c.up();
        int v = c.read();
        if (v == 2) {
            c.clear();
            return true;
        } else {
            return false;
        }
    }
}
@unsynthesizable
public static void main(String[] args){
    System.out.println("start.");
    led l = new led();
    while(true){
        if(l.led()){
            System.out.println("ON");
        }else{
            System.out.println("OFF");
        }
    }
}

import net.wasamon.javarock.rt.*;
public class counter implements Synthesizable{
    int counter = 0;
    public synchronized void up(){
        counter++;
    }
    @combination
    public int read(){
        return counter;
    }
    public synchronized void clear(){
        counter = 0;
    }
}
```

こんなコードを書くと , なあなあ VHDL に変換します .

は , できた VHDL コードを iSim でシミュレーションしたところ .

