

JACORN2010

静岡 JACORN に .

RECONF に参加していないだけに , ドキドキしながらの参加 .

5 時間の大講演

産総研の堀先生の 5 時間に渡る大講演 .

あつい会議でした .

しかし , PR の使いどころって , なかなか悩ましいなあ ...

日々メモ

- ・ ドミナントデザイン : プロダクト・イノベーションからプロセス・イノベーションへという話 (Fri Sep 17 22:53:46 2010 +0900)
- ・ FPGA なベンチマークの MIPS Core。こんなのあるんだ。
<http://benchmarksuite.beyer-andreas.net/files/mipscompatiblecpu> (Fri Sep 17 17:49:11 2010 +0900)
- ・ Xilinx の 7 シリーズも Startix V も 28nm プロセスになるのか . (Fri Sep 17 17:37:10 2010 +0900)
- ・ FPGA を SoC なプラットフォームにという話 . Xilinx Extensible Processing Platform
<http://www.xilinx.com/technology/roadmap/processing-platform.htm>
- ・ あとで読む . Factored Operating Systems <http://groups.csail.mit.edu/carbon/docs/Wentzlaff.2009.OSR.fos.pdf> (Fri Sep 17 17:30:31 2010 +0900)