

## 論文読み :MEDEA

MEDEA: a Hybrid Shared-memory/Message-passing Multiprocessor NoC-based Architecture

DATE 2010 の論文 .

2次元トラス NoC なマルチコアアーキテクチャ .

System-C でサイクルアキュレートなモデルと RTL バージョン .

- RISC なプロセッサ
  - MMU とかない
- hot-potato ルーティングなネットワーク I/F
- プログラムは MPI の subset 的に MPI\_send/MPI\_recv/MPI\_barrier
- MPMMU(メモリコントローラ)
  - コア数分のバッファをもっていて、それでリクエストをうける

うーん、なんていうか、なんていうかだなあ .

評価で、横軸が面積、縦軸が、その面積でのチャンピオンデータなスピードアップ  
ってというのはとても面白い評価方法だなあと思った .

手を抜いたら

ちょっと高くてきそう ... 時間をお金で買ったと思うと相応かな .