

気づいたら

もう3月.

一言メモ

- ・ 「Mac OSX でログイン時に Samba サーバに接続する」か . 帰ったら試してみよう .
<http://cstokyo.com/blog/takenaka/2008/03/mac-osx-samba.html> (Mon Mar 1 12:25:19 2010 +0900)
- ・ OS/ARC 共催ワークショップの締切り 3/4 に延長なのか . (Mon Mar 1 12:20:12 2010 +0900)
- ・ 意地をはっていたけど , Skim と MindNode のせいで文具としての MacOSX から離れられなくなってしまった ... (Mon Mar 1 12:19:09 2010 +0900)
- ・ BA RT @salt_h: おもしろい : もしも、あの会社が駅の券売機を作ったら <http://anond.hatelabo.jp/20090220065041> (Mon Mar 1 12:11:44 2010 +0900)
- ・ コーヒー買って来た . 今日の豆はパラダイスプレミアム . ブルーマウンテンをパプアニューギニアに植樹したもの、らしい (Mon Mar 1 12:06:25 2010 +0900)

論文読み

Bulk Disambiguation of Speculative Threads in Multiprocessors

```
@inproceedings{1136506,  
  author = {Ceze, Luis and Tuck, James and Torrellas, Josep and Cascaval, Calin},  
  title = {Bulk Disambiguation of Speculative Threads in Multiprocessors},  
  booktitle = {ISCA '06: Proceedings of the 33rd annual international symposium on Computer  
Architecture},  
  year = {2006},  
  isbn = {0-7695-2608-X},  
  pages = {227--238},  
  doi = {w},  
  publisher = {IEEE Computer Society},  
  address = {Washington, DC, USA},  
}
```

"The Bulk Multicore Architecture for Improved Programmability" の親論文になるのかな .

Abstract

- ・ Transactional Memory(TM), Thread-Level Speculation(TLS), Checkpointed マルチは投機スレッドな並列実行をベースとする代表的なアーキテクチャ .
- ・ これらは概念的にややこしくて、実装が難しい .
- ・ Bulk を提案
 - ・ スレッドのアクセスする情報を簡潔なシグネチャにハッシュエンコードする
 - ・ ハードウェア・シグネチャ・オペレーションをサポート
- ・ Bulk 操作は、不正確 (inexact) だけど正しい (correct) .
- ・ 簡単な割に、より複雑な手法に匹敵する程度の性能 .
 - ・ SPECint2000 を使った TLS とマルチスレッドな Java ワークロードを使った TM の両コンセプトで比較