

部分再構成

ISE 12.1 以上で楽しめるという

パーシャルリコンフィギュレーションの楽しみ方を教わってきた。

PlanAhead 使うグラフィカルな方法は、思ったよりずっと手軽な感じ。

タイミング制約とか考えると、とても頭いたくなりそうだけど ...

どんなアプリケーションに使うかが問題かなとは思いつつも、

FPGA が大規模化すると、アプリケーションによらず

最初からコンフィグするなんて現実的ではなくなって、

「パーシャルリコンフィギュレーションが当たり前」なんて時代になるのだろうか。

PCIe のセットアップタイム 100ms を満たさなきゃいけない、

なんていう場面では、すでに、そういう時代が見えているらしい。

一言メモ

- すべての Mac ユーザーに贈る 便利でしかも無料な Mac のアプリ 100 個紹介
<http://www.lastday.jp/2010/11/08/free-useful-100-mac-apps> (Mon Nov 8 21:09:08 2010 +0900)