

VHDL 書き書き

WebPackISE でのコンパイルは通っていても、
ビット幅の違う代入があったり、
範囲外のビットへのアクセスがあったり
うーんコンパイル時にチェックされると思ってた。
ちなみに、ModelSim でのシミュレーションは、エラーで止まる。
やっぱりシミュレーションは大事ですね。

外付け HDD

生協で安売りしていたので、1TB。
とりあえず半分 NTFS，半分 UFS2 でパーティションを切って
それぞれフォーマット。
うっかり，USB1.1 のポートにつないでしまったので遅い ...

あれれ？

ふと気付いたら仕事が山積みになってるぞ？