

## MICRO2 日目

Keynote はこれからのプロセッサアーキテクチャ設計について

### 一言メモ

- -nw で起動した emacs 上の twittering-mode が Non-X とかって警告だす．clear-image-cache が原因のようなので，とりあえずコメントアウト． (Tue Dec 15 16:21:12 2009 -0500)
- この手の話は，どうしても一般論だなあと感じてしまう．ここからどう技術的な知見を得ればいいのかよくわからない． (Tue Dec 15 13:38:34 2009 -0500)
- SmartMemory とか Tensilica とかの話 (Tue Dec 15 13:27:09 2009 -0500)
- MLP が低いものが STC がでかいから，ランク高くするっていうヒューリスティクス，どうなんだろう?? (Tue Dec 15 10:40:41 2009 -0500)
- このセッション，T くんとか S くんとか，よんでおいた方がいい気がする．というか読んで教えて欲しい． (Tue Dec 15 10:35:33 2009 -0500)
- そうそうストールタイムとレイテンシは違う．ちょうど 2 月前くらいに私達ももりあがった． (Tue Dec 15 10:34:28 2009 -0500)
- あとで読もう Application-Aware Prioritization Mechanisms for On-Chip Networks (Tue Dec 15 10:32:53 2009 -0500)
- もしかして，今私が興味がある問題って NoC な人達がやっていることなのか?? (Tue Dec 15 10:28:41 2009 -0500)
- 質問がでなかったなあ ... ごめん (Tue Dec 15 10:27:05 2009 -0500)
- おおくのコアで PARSEC 走らせて，邪魔するコアをおいて，QoS の効果を測定する．なるほど． (Tue Dec 15 10:24:49 2009 -0500)
- Preemptive Virtual Clock (Tue Dec 15 10:08:46 2009 -0500)
- on-chip network の QoS の話 (Tue Dec 15 10:07:39 2009 -0500)
- この手の話を聞くと「汎用プロセッサって，アプリケーション毎の最適化からは遠いけど，『汎用プロセッサ』であることに対して十分最適化されていて，それは強いものだ」，とか思う． (Tue Dec 15 10:00:03 2009 -0500)
- で，当然リコンフィギュラブルプロセッサとの関連についての話に． (Tue Dec 15 09:55:58 2009 -0500)
- タイムリに FPGA との関連の質問がでた． (Tue Dec 15 09:54:53 2009 -0500)
- FPGA っていうよりは，もう少し粒度の粗い，でもフレキシブルなっていう話だと，どう抽象化するか，だよなあ． (Tue Dec 15 09:53:57 2009 -0500)
- Relaxed Scoreboard <http://portal.acm.org/citation.cfm?id=1521747.1521803> (Tue Dec 15 09:42:24 2009 -0500)
- best way to save energy is to do less work (Tue Dec 15 09:20:06 2009 -0500)
- Power Increased Because We Wer Greedy^H^H^H^H^HClever www (Tue Dec 15 08:59:19 2009 -0500)