

一言メモ

- Verilog HDL でモジュールの再帰的なインスタンス化ができるときいてためしてみた ... しっぱいした . いれるべきブロックが必要なのかな? (Fri Oct 9 22:33:41 2009)
- 今日からコーヒー配布の時間がかわっていてショック (Fri Oct 9 15:17:21 2009)
- VAIO X で英語配列キーボードが選べると知ってわきたつ (Fri Oct 9 14:24:55 2009)
- UL_AND_TIME64_SAME を定義しないで , SnowLeopard で iverilog をコンパイル . (Fri Oct 9 12:19:30 2009)
- アナログな音源をデジタルに変換する . 手軽そうだなあ . <http://getnews.jp/archives/33033> (Fri Oct 9 11:30:10 2009)