

BrainF**k/VHDL

若手の会で、H/W な話をしようと、
FPGA、VHDL、並列化とアプリの話をつめこんだら
つめこみすぎて、よく伝えられなくて残念。
というわけで、日頃から馴染深いという噂の BrainF**k を
VHDL で書いたら、文法なんかの比較になるかなと思って書いてみた。
ちなみに、完成した後に、発表枠があいたみたいだったので、
うっかり手を挙げてしまい、まとまらない発表をしてしまった。

休み時間とかつかって書いたので、命令は ROM に埋め込み。
bf.rb の中で文字定数 BF に実行したい bf 命令列を書きこんで

```
ruby bf.rb > blockrom.vhd
```

として、命令 ROM を作成します。

あとは、ModelSim とかでシミュレーションすると、
結果を確認できる。

動作は、単純なステートマシン。

NodeBox

NodeBox 面白い。

N88-BASIC とか思いだした。

中学生の算数とか、高校の物理の授業にいいんじゃないかなあ。

imen

\[-x imenu

チーザ

<http://shop.glico.co.jp/products/cheeza.html>

おいしい

サイトウサン

というのを教えてもらった。