

MICS 0.4.0

<http://www.sgn.ip.titech.ac.jp/miyo/mics/>

MICS 0.3.1 で一通りの動作を確認したので、

従来から引きずっていた変な仕様を改善。

この変更に伴い、たとえば、

従来メモリのアドレスを 16bit の配列のインデックス値で指定していたのを
バイト単位で指定できるようになりました。

逆に SimpleProcessor では、アドレス計算が面倒になったかもしれない...

2 倍するだけだけど。

結構いろいろところで変な仕様に依存していたり

回避するために変なことをしていたりしたので、一苦勞でした。

とりあえず完成。

まだ SimpleProcessor 用の COINS バックエンドはできてません。

SH の GDB 使えるようになったので、

いまいち SimpleProcessor のプログラムを C で書く気になれないし、

このまま対応しないかも。