

工大祭にはFPGAにSpartan2eを使おうと思っていたのですが、  
ちょっと間にあわなさげ ...  
なので、久しぶりにAlteraのACEX1Kを使ってみよう。  
バイトなどでもXilinxのFPGAばかりだったので、  
なんか、LeonardoやMax+plus2が新鮮な感じ。  
とりあえず内部のEABを利用してメモリでも書くかと  
昔書いたメモリのコードをLeonardoでコンパイルしてみると、  
なんかロジックセルに割りあてようとするらしく  
コンパイルにはやたら時間かかるしリソース足りないし ...  
しかたないので、Max+plus2のMegaFunctionPluginで生成。  
とりあえずEABの利用はできたのですが、必要な分には足りず ...  
どうやってごまかそうか ...